



DIPARTIMENTO DI ELETTRONICA,
INFORMAZIONE E BIOINGEGNERIA

UOR – DEIB
IL DIRETTORE

DEIB - Bando interno di manifestazione di interesse n. 8/2021 per il conferimento di un incarico presso il Dipartimento di Elettronica, Informazione e Bioingegneria per attività di supporto alla ricerca dal titolo: “Architetture FPGA multi-board per la misura del tempo ad alte prestazioni”. Scadenza avviso: 21/01/2021.

È indetto l’avviso interno di manifestazione d’interesse per un incarico individuale per lo svolgimento di attività di supporto alla ricerca relativamente alla seguente attività: studio di soluzioni architetture atte alla misura del tempo ad altissime prestazioni su dispositivi FPGA multi-board e relativa sincronia con precisione inferiore ai 10 ps. Simulazione e test hardware delle alternative più promettenti, analisi quantitativa e confronto risultati teorici/reali (descrivere sinteticamente attività da svolgere) nell’ambito del progetto “Architetture FPGA multi-board per la misura del tempo ad alte prestazioni”.

Gli obiettivi da realizzare nell’ambito del rapporto di collaborazione saranno

- Realizzazione architettura per la sincronia di Time-to-Digital Converter su FPGA multi-board
- Simulazione di quanto al punto precedente
- Front-end Hardware per la gestione dei segnali di sincronia
- Test Hardware del sistema sviluppato

I candidati, per essere ammessi alla presente selezione dovranno possedere i seguenti requisiti:

- Diploma di Laurea magistrale in Ingegneria Elettronica (LM-29) o titoli equiparati/equipollenti ex lege.

Altri titoli valutabili:

- Linguaggi di programmazione C;
- Linguaggi di programmazione VHDL;
- Linguaggi di programmazione Python;
- Esperienza con FPGA Xilinx, relativa architettura e softcore Microblaze;
- Software “ALTIUM”;
- Esperienza nell’ambito di ricerca e/o professionale pertinenti con il suddetto campo della ricerca.

E’ previsto anche un colloquio selettivo vertente su:

Il colloquio verterà su:

- Grado conoscenza linguaggio C
- Grado conoscenza linguaggio VHDL
- Grado conoscenza linguaggio Python
- FPGA Xilinx
- Microblaze

- Competenze e minimizzazione su PCB di rumore, jitter e crosstalk
- Competenze software “ALTIUM”

In ottemperanza alle disposizioni contenute all'interno del D. Lgs. 165/2001 si invita il Personale Dipendente del Politecnico di Milano a comunicare la propria disponibilità a svolgere le attività sopra riportate all'interno dei propri compiti/mansioni istituzionali. Eventuali manifestazioni di interesse, complete di curriculum vitae, andranno inviate entro e non oltre la scadenza indicata al seguente indirizzo amministrazione-deib@polimi.it.

Durata dell'incarico: 30 giorni.

Il Direttore del Dipartimento
Prof. Stefano Tubaro

Documento firmato digitalmente ai sensi del CAD – D. Lgs. 82/2005 e s. m. e i., art. 21 c. 1-2